

.....

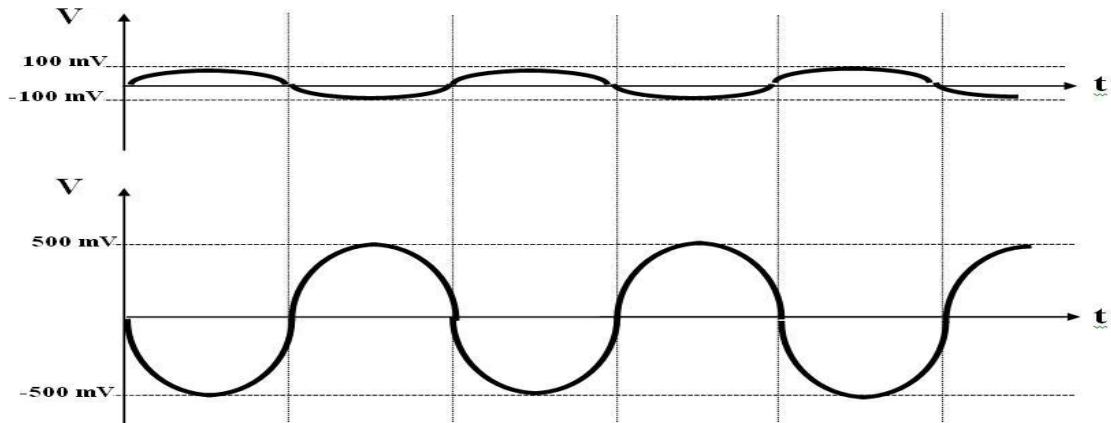
1

-

.....
.....
.....
.....
.....

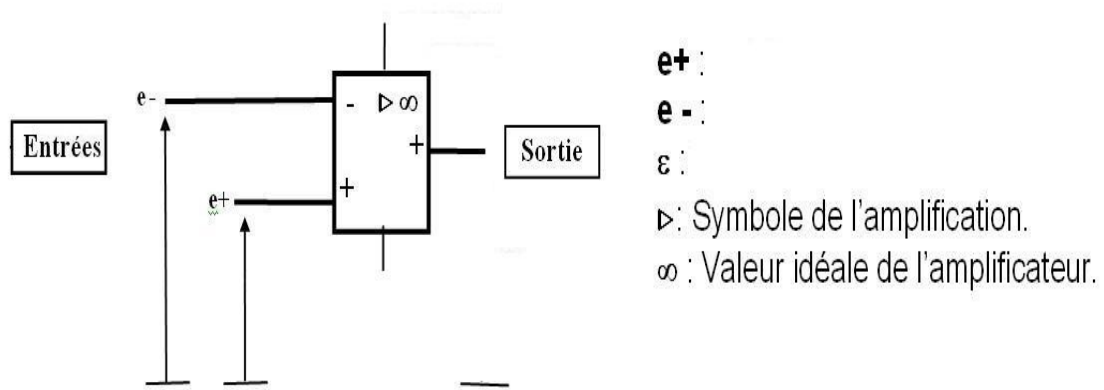


- Exemple de signal amplifié



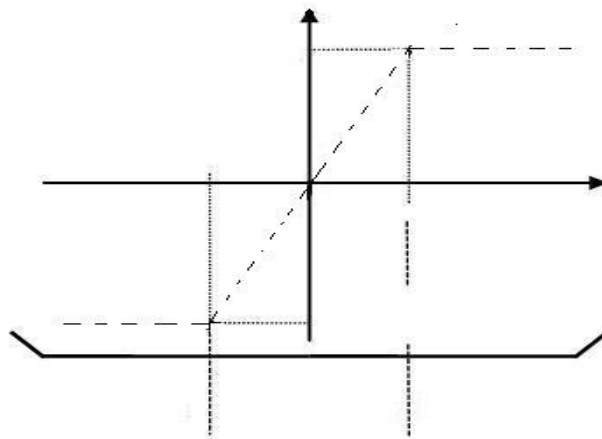
2

Un amplificateur linéaire intégré (.....) est constitué d'un ensemble de composants électroniques (*Transistors*), connectés les uns aux autres dans un même boîtier. Il est aussi appelé Amplificateur Opérationnel (.....) car ses premières applications ont été la réalisation d'opérations mathématiques. Aujourd'hui, les domaines d'applications des amplificateurs linéaires intégrés sont étendus à tous les domaines de l'électronique.



L'amplificateur opérationnel amplifie la différence de potentiel ε .

3



4 :

.....

.....

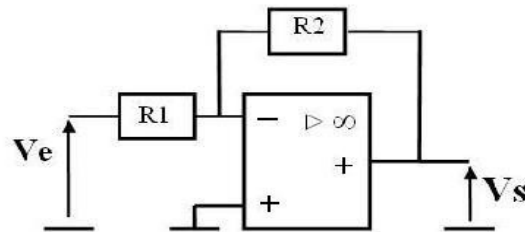
- . Alimentation externe symétrique $\pm V_{\text{lim}}$ (.....)
- Alimentation externe simple $+ V_{\text{lim}}$ (.....)

5

.....
.....
.....
.....

Exemple:

Montage inverseur



Le résistor R2 est connecté entre la
..... du circuit intégré. Le montage fonctionne
donc en

6

- La résistance d'entrée de l'A.L.I. est infinie (très très grande), donc
- L'amplification "A" est très très grande. Pour effectuer les calculs on peut négliger la valeur de la tension " ε " devant les autres tensions, d'où
- La résistance de sortie de l'A.L.I. est , donc la tension de sortie Vs est indépendante du résistor câblé entre la sortie
- L'A.L.I. est capable d'amplifier toutes les signaux ayant une fréquence comprise entre 0 hertz (c'est à dire une tension continue en entrée du montage) et une fréquence la plus grande possible.

.....

A retenir pour les calculs

- $\varepsilon = \dots\dots\dots$
- i_+ et $i_- = \dots\dots\dots$
- en régime linéaire un résistor ou un fil est.....

.....
.....

7 Documentation constructeur du circuit intégré "TL081" (partiel)

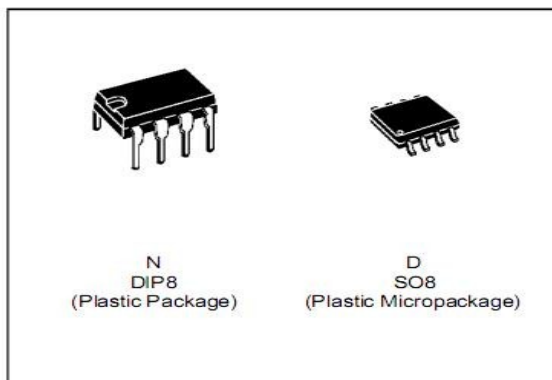


SGS-THOMSON
MICROELECTRONICS

TL081
TL081A - TL081B

GENERAL PURPOSE
SINGLE J-FET OPERATIONAL AMPLIFIERS

- LOW POWER CONSUMPTION
- WIDE COMMON-MODE (UP TO V_{CC}^+) AND DIFFERENTIAL VOLTAGE RANGE
- LOW INPUT BIAS AND OFFSET CURRENT
- OUTPUT SHORT-CIRCUIT PROTECTION
- HIGH INPUT IMPEDANCE J-FET INPUT STAGE
- INTERNAL FREQUENCY COMPENSATION
- LATCH UP FREE OPERATION
- HIGH SLEW RATE : $16V/\mu s$ (typ)



DESCRIPTION

The TL081, TL081A and TL081B are high speed J-FET input single operational amplifiers incorporating well matched, high voltage J-FET and bipolar transistors in a monolithic integrated circuit.

The devices feature high slew rates, low input bias and offset currents, and low offset voltage temperature coefficient.

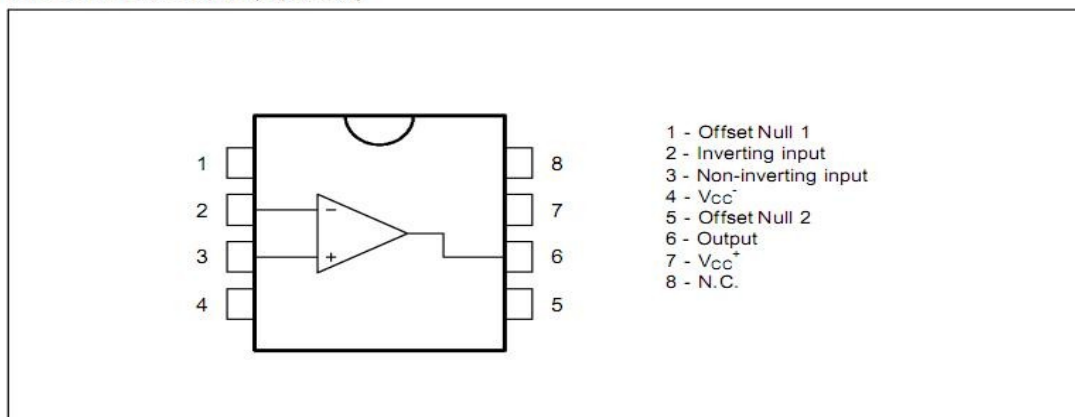
ORDER CODES

Part Number	Temperature Range	Package	
		N	D
TL081M/AM/BM	-55°C, +125°C	•	•
TL081I/AI/BI	-40°C, +105°C	•	•
TL081C/AC/BC	0°C, +70°C	•	•

Examples : TL081CD, TL081IN

081-01.TBL

PIN CONNECTIONS (top view)



ABSOLUTE MAXIMUM RATINGS

Symbol	Parameter	Value	Unit	
V _{CC}	Supply Voltage - (note 1)	±18	V	
V _i	Input Voltage - (note 3)	±15	V	
V _{id}	Differential Input Voltage - (note 2)	±30	V	
P _{tot}	Power Dissipation	680	mW	
	Output Short-circuit Duration - (note 4)	Infinite		
T _{oper}	Operating Free Air Temperature Range	TL081C,AC,BC TL081I,AI,BI TL081M,AM,BM	0 to 70 -40 to 105 -55 to 125	°C
T _{sta}	Storage Temperature Range		-65 to 150	°C

- Notes :
1. All voltage values, except differential voltage, are with respect to the zero reference level (ground) of the supply voltages where the zero reference level is the midpoint between V_{CC}^+ and V_{CC}^- .
 2. Differential voltages are at the non-inverting input terminal with respect to the inverting input terminal.
 3. The magnitude of the input voltage must never exceed the magnitude of the supply voltage or 15 volts, whichever is less.
 4. The output may be shorted to ground or to either supply. Temperature and/or supply voltages must be limited to ensure that the dissipation rating is not exceeded.

081-02.TBL